

# 研究報告

2014/05/30(金) M1 厚田

## 先週の目標

レクチャーを受け、電子回路の作成を行う

## 実施内容・報告

電子回路レクチャー 5/26(15:00~16:00)

電子回路作成(課題 3.2) 5/29(14:00~15:00,17:00~18:30)

先週決定した通り、電子回路のレクチャーを受けた。可変抵抗やオシロの動作確認をし、レクチャーを受けた内容の課題を行った。

IC(7404 および 7414)の入出力特性の測定を行った。回路図(fig.1)を示す。

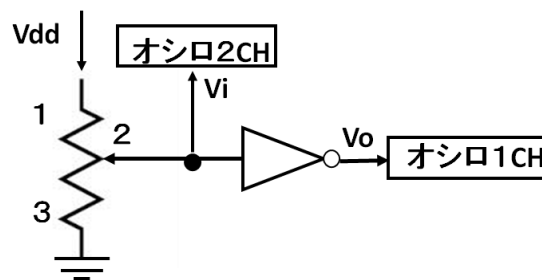


Fig1.Block diagram

可変抵抗を用いて  $V_i$  を変化させていき、オシロを用いて  $V_i$  および  $V_o$  を同時に計測し、結果をグラフに描いた。7414 は 7404 とは異なる特性を見せた  $V_i$  を 1V から 5V に上げた時のシフトはシュミットトリガ特有の変化ではないかと考える。

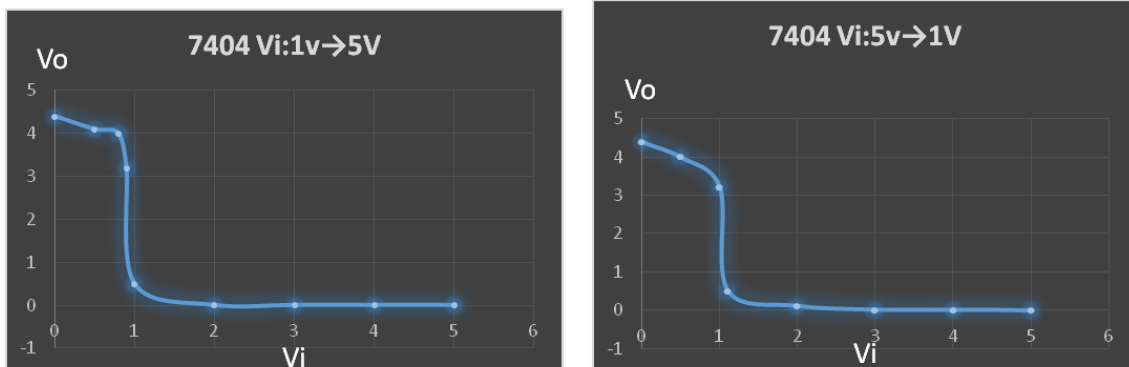


Fig2. Input-output characteristic of 7404

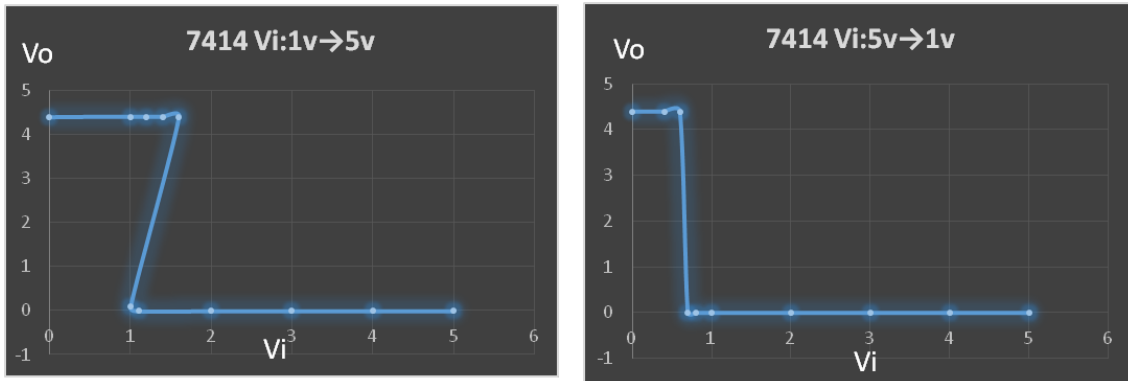


Fig3. Input-output characteristic of 7414

来週的目標

電子回路の作成(スイッチ回路, 発信回路など)